FPWIN PRO 7 de Fonksiyon Blok Oluşturma

1)Programı açtıktan sonra sol tarafta bulunan menüden 'POUs' ikonu üstüne sağ tık yaparak New POU seçilir.

: 🗞 冬 🛈	19 🧼	CI	ass	ldentif	ïer				Туре			nitial	Co	mment	
"Project [Un Broject [Un PLC (FP Librarie	titled] -X 32k C30T/P,C6 s	0 V/ <	AR												
DUTs	variables	1		 	· · · · ·	· · · ·	· · · ·	· · · ·	· · ·	· · · ·	· · · ·	· · ·	· · ·	· · ·	· ·
	New POU														
7	Check Ctr	I+Shift+C													
	Library	· ·					· · ·	· · ·			· · ·				· ·
×	Cut	Ctrl+X													
	Сору	Ctrl+C					· · ·				· · ·				· ·
C .	Paste	Ctrl+V													
×	Delete	Del													
<i>d</i> H	Find	Ctrl+F													
	Replace	Ctrl+H													
	Import object.														
ũ.	Export object	•													
4	Print														
	Print preview														
1	Collapse														
	Display	•													
	Sorting criteria														
	Properties	Alt+Enter													

2)Karşımıza böyle bir ekran çıkacaktır.Bizim burada 'yıldız_ucgen' olarak tanımladığımız kısma fonksiyonunuzun ismini verebilirsiniz.Type kısmından ise FB seçilerek devam edilir.Kullandığımız programlama dilini 'Language' kısmından seçebiliriz. Oluşturulacak fonksiyon blokta en altta seçili EN-ENO uçlarının olup olmayacağı seçilebilir.



3)Yaptığımız ayarlamalardan sonra fonksiyon bloğunun proje sayfası açılır.



4)FB de kullanılacak değişken tipleri seçilir.

Oluşturulacak fonksiyon bloğunda kullanılacak değişken tipleri tek tek seçilmelidir.



5)FB blok oluşturulamaya başıanır.

🕂 yıld	dız_ucgen • 🔀 🛙	🖫 Program_1 🗕			
	Class	ldentifier	Туре	Initial	Comment
0	VAR_INPUT	start	BOOL	FALSE	
1	VAR_INPUT	zaman	INT	0	
2	VAR_OUTPUT	motor	BOOL	FALSE	
3	VAR_OUTPUT	yıldız	BOOL	FALSE	
4	VAR_OUTPUT	üçgen	BOOL	FALSE	
5	VAR				
<					
1 2 3		FB blok oluşturulmaya b tanımlı bit ve Wordleri	aşlandığında kullanabilliriz.	önceden	
	- C yrll 0 1 2 3 4 5 < 1 2 3 3	Class 0 VAR_INPUT 1 VAR_OUTPUT 3 VAR_OUTPUT 4 VAR_OUTPUT 5 VAR <	Image: synthesize in the synthesize	Image: syndic_ucgen • × Image: syndic_ucgen • × <th>Image: Second state of the state of the</th>	Image: Second state of the



- Fonksiyon bloğunu birden fazla kullanacaksak bit ve Word isimlerini dahili olarak kullanmamalıyız.
- Örn: R0 yerine start,DT yerine deger gibi.

🚺 TI	M_1s_FB 🚦 y	<mark>ildız_ucgen • 🔀 📲 Program_</mark>	1•			
1 2 3 4 5	Class VAR_INPUT VAR_OUTPUT VAR_OUTPUT VAR_OUTPUT VAR	Identifier zaman motor yıldız üçgen tm1	Type INT BOOL BOOL BOOL TM_1s_FB	Initial 0 FALSE FALSE FALSE	Comment	
 i \ 	Fimer I fon sim kısmın ve herhang	siyon blok içerisine na tm1 yazıp Enter i bişey yapmadan	e aldığımızda bir isim ve a basıldığında üstteki po OK tuşuna basınız.	rmemiz ge encere açıl	Ir	· · · · · · · · · · · · · · · · · · ·
3				· · · · · · · · · · · · · · · · · · ·	Location <header TM_1s_FB start T SV EV Location <header Class VAR Identifier tm_1 Type TM_1s_ Initial Commer Deactivat</header </header 	r> yıldız_ucgen V B V
					OK	Cancel

🚄 A	P	*	🔏 🗈 🖺	90	🎽 📅 😽	9 🖶	₽₽	-2 🗶	🕑 8	B 🕃	1	÷ e	- <u>-</u>	P	<u>Ω</u>	(ه)	MAR 🁌
	- 4 × 🚯 T	M_1s_FB 🗧	yıldız_ucgen	× 📲 Prog	gra	nnile all	(Ctrla	Shift+/	0								
	🖓 Compile/c	heck messages			-		\sim	Тур	e			Initial		C	omn	nent	
	<totors e="" upt=""></totors>				_			BO	OL			FALSE					
: C301	<interrupt 5=""></interrupt>						^	INT				0					
	<interrupt 7=""></interrupt>							BO	OL			FALSE					
	<pre><periodic (p<="" 1="" <program="" interr="" pre=""></periodic></pre>	upt> RG, LD)>						BO	OL			FALSE					
	<pre><program_1: h<="" pre=""></program_1:></pre>	eader>						BO	OL			FALSE					
es	<pre><program_1: <rom="" b="" downlog<="" pre=""></program_1:></pre>	ody> ad Program code	(21 steps)>				_ 1	TM	_1s_FB								
1 (0.00	0 errors		(_											
I (PRC	0 warnings					_	~										
en (FE	<					>						motor					
	Minimize dialo	og after display										- í `}-					
	Show	-> Error	-> Warning	Cance		Close											
L							:						•	• •	•		• •
							•	· · ·tr	n-1-					• •	•		• •
							÷	start	15_FD								
						zama	an —	- SV	ΕV		CIKIS						
							· · ·										
									· ·					· ·	•		· ·
							• •		• •		•		•	• •	•		• •
	2																
	2		motor	cikis		vildiz											
				-1/		-()-											
														· ·			· ·
							• •		• •				•	• •			• •
	3		· motor ·	cikis		ücaen											
	8	8 1															

FB içerisine program yazıldıktan sonra compile(derleme) işlemi yapılır.Herhangi bir 1. hata bulunmuyor ise kapatıp proje sayfasına geçebiliriz.





almış oluruz.Böylelikle program üzerinde herhangi bir noktaya bırakabiliriz.

Project 👻 🕈 🗙	🛃 Glo	bal variables	마명 Program_1	× 🕕 yıldız_u	cgen				
🍄 🐂 🗞 💝 🔟 년 🧼		Class	Identifier			Туре		Initial	Comment
Project [Untitled]	0	VAR	motor1			yıldız_ucgen	n		
> PLC (FP-X 32k C30T/P,C60T/	1	VAR							
> 👔 Libraries	<								
> light Tasks	4				materi				
DUIS	1								
Global variables					- EN EN				
Program 1 (PPG 29 steps)				· · · · basla —	- start moto	r YO ·			
vildiz ucgen (FB 22 steps				· · · · 5—	– zaman yıldı	zY1 ·			
y i yndiz_degen (i b, ze steps					üçge	n Y2 ·			
	2								
	2	💝 Compile/	heck messages		_	□ X			
		· · · ·							
		<yildiz_ucgen< th=""><th>Header></th><th></th><th></th><th>^</th><th></th><th></th><th></th></yildiz_ucgen<>	Header>			^			
	2	Warning in NV	000y> '1: Warning: 'R0' i	s an explicit user	address. It is recom	mended to			
	3	Warning in NW	1: Warning: 'Y0' is	an explicit user	address. It is recom	mended to			
		Warning in NW	1: Warning: Y1 i: 1: Warning: 'Y2' i:	an explicit user a an explicit user a	address. It is recom	mended to			
		<yildiz_ucgen< th=""><th>Body></th><th></th><th></th><th></th><th></th><th></th><th></th></yildiz_ucgen<>	Body>						
		0 errors	ad Program code	(74 steps)>					
		4 warnings				v			
		<				>			
		Minimize dia	og after display						
		Show	-> Error	-> Warning	Cancel	Close			
	l l						1		
Fonksiyon bloğun giriş ve çık tanımladıktan sonra compile	uş adr e işler	eslerini ni yapılma	ılı.						
Compile işlemi yapıldıktan so	onra k	oir sorun y	oksa prog	ramı plc yı	e yükleyebil	riz.			

🞽 🛃 🗃 👺 👯 🛕 🛃 🛤		- % 🗈 🖺 🔊 (* 🏂	11 11 11 11 11 11 11 11 11 11 11 11 11	8 🔒 📝 🗁 🖓 II i	H () () 💷 () 🖓 () 🛊	╬
학 책 💩 戦 🔍 🖬 🗔 😓 🔅 🗄 🖌) 월 컵 월 월	III +RUN				
Project 👻 🖣 🗙	🛃 Global variabl	es 🛛 🖳 🕂 es 🖓 Program_1 🗙 🕕 yıld	lız_ucgen 1.adım			
♣ ♣ ♦ ♥ D U ♥ ✓ ■ Project [Untitled]	Class 0 VAR	Identifier motor1	Type yıldız_ucgen	Initial	Comment	
> # PLC (FP-X 32k C301/P,C601/ > # Libraries > & Tasks	1 VAR					
- ↓ DUTs - ✔ Global variables ✓ - ┏ POUs (51 steps)	1		vildiz_ucgen	· · · · · · · · · ·	· · · · · · · · · · · · · ·	•
>_□ਾਰ [#] Program_1 (PRG, 29 steps >① yıldız_ucgen (FB, 22 steps			5 - zaman yıldız üçgen - Y2	· · · · · · · · · ·	· · · · · · · · · · · · · ·	
	2		Compile project?		×]
		· · · · · · · · · · · ·	Data	a for the current project is	out of date.	
	3	· · · · · · · · · · · · ·	Compile all	Compile incrementally.	Cancel	
						Ļ

Compile all diyerek devem edelim.

Böylece programımız PLC ye yüklenmiş oldu.



Project Object Edit Tools Onlin	e Monitor Debug	Extras Window Help			
🐸 🛃 🗐 🥦 🛱 🕼 🖴 🕅	- 3	(🗅 🖺 🔊 (* 🍄 👯 💖 🛊] !=	E -E 🗶 📝 🖻 🔒 📈	° ⊨) () () 📾 11 18 🗠 👎 🕂 🌌
Project 🗸 🕈 🗙	🧨 Global variables	<mark>ካቼ Program_1 • 🗙 🗍</mark> yıldız_ucgen			
🏶 🐏 🐍 🧇 🛈 🗷 🧼	Class	ldentifier	Туре	Initial	Comment
∽ 🚛 Project [Untitled]	0 VAR	motor1	yıldız_ucgen		
PLC (FP-X 32k C30T/P,C60T/	1 VAR	motor2	yıldız_ucgen		
Tasks	<				
DUTs	1	· · · · · · · · · · · · · · · · · · ·	<mark>rte e</mark> e e e e e e e		
Global variables	· · ·	······································	cgen · · · · · · · ·		
✓ POUs (51 steps)					
>=====================================		· · · · · · · · · · · 5 zaman	yıldız -Y1		
y - y - y - y - y - y - y - y - y - y -		· · · · · <u>(</u>	içgen - Y2 · · · ·		
	2 ·	· · · · · · · · · · · · · · · · · · moto	<u>2</u>		
Fğer fonksiyon bloğu birden fazla k	ullanmak ister	seniz sadece	cgen · · · · · · · ·		
kopyala yapistir yaptiktan sonra isn	nini değiştirme	eniz veterli start	motor? · · · · ·		
olacaktır.		zaman	yıldız —?·····		
		(içgen —?····		